(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-223096

(43)公開日 平成6年(1994)8月12日

(51)Int.Cl.⁵

識別記号

庁内整理番号

技術表示箇所

G 0 6 F 15/31

M 7343-5L

- 11/10

3 3 0 Q 7313-5B

// H 0 3 M 13/00

8730-5 J

審査請求 未請求 請求項の数7 OL (全 12 頁)

(21)出願番号

特願平5-9334

(71)出願人 000001007

FΙ

キャノン株式会社

(22)出願日

平成5年(1993)1月22日

東京都大田区下丸子3丁目30番2号

(72)発明者 岩村 恵市

東京都大田区下丸子3丁目30番2号キャノ

ン株式会社内

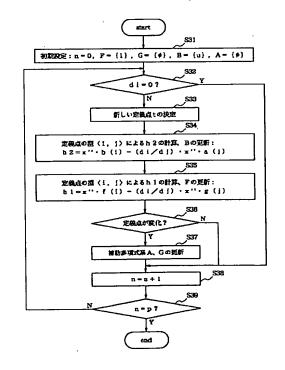
(74)代理人 弁理士 丸島 儀一

(54) 【発明の名称】 多項式系導出装置及びその方法

(57)【要約】

【目的】 代数幾何符号の復号のための多次元配列を生成する最小多項式の導出を高速に実行する。

【構成】 与えられた多次元配列を生成する最小多項式系Fを求めるために、多項式系Fを更新する際に、dfm (1) を直接計算せず、新たに導入した多項式系Bに属する多項式の最高次係数d1 を用いて、ステップS34において多項式系Bを更新し、ステップS35において多項式系Fを更新する。



【特許請求の範囲】

【請求項1】 与えられた多次元配列を生成する最小多項式系を求める多項式系導出装置において、

求める第1の多項式系を記憶するための第1多項式記憶 手段と、

当該第1の多項式系と異なる第2の多項式系を記憶する ための第2多項式記憶手段と、

前記第1及び第2の多項式記憶手段に初期値を設定する 設定手段と、

前記第2多項式記憶手段に記憶された第2の多項式系の 10 所定の次数の係数から得られる値を用いて、前記第1多 項式記憶手段に記憶された第1の多項式系を更新する第 1更新手段と、

前記第2多項式記憶手段に記憶された第2の多項式系を 更新する第2更新手段とを有することを特徴とする多項 式系導出装置。

【請求項2】 前記第1更新手段による更新動作と前記 第2更新手段による更新動作とを並列に実行することを 特徴とする請求項1に記載の多項式系導出装置。

【請求項3】 前記第1更新手段と前記第2更新手段と を共通の回路手段によって実現すること特徴とする請求 項1に記載の多項式系導出装置。

【請求項4】 前記第2更新手段が、b_n(1)、b_m(j)を 前記第2多項式系に属する多項式とし、d₁、d₃を、 それぞれ当該多項式 b_n(1), b_m(j)の最高または最低次 の係数として、演算

b_q(k) = z r*・ b_n(l) - (d_i / d_j)・ z r*・ b_m(j) を行うことを特徴とする請求項 1 に記載の多項式系導出 装置。

【請求項5】 前記第2更新手段が、 $b_n^{(1)}$ 、 $b_n^{(1)}$ を 30 前記第2多項式系に属する多項式とし、 d_1 、 d_1 を、それぞれ当該多項式 $b_n^{(1)}$, $b_n^{(1)}$ の最高または最低次の係数として、演算

 $b_q^{(k)} = d_j \cdot z^{re} \cdot b_n^{(i)} - d_i \cdot z^{rt} \cdot b_m^{(j)}$ を行うことを特徴とする請求項1に記載の多項式系導出 装置

【請求項6】 与えられた多次元配列を生成する最小多項式系を求める多項式系導出方法において、

求める第1の多項式系を記憶するための第1メモリと、 当該第1の多項式系と異なる第2の多項式系を記憶する ための第2メモリとに初期値を設定し、

前記第2メモリに記憶された第2の多項式系の所定の次数の係数から得られる値を用いて、前記第1メモリに記憶された第1の多項式系を更新し、

前記第2メモリに記憶された第2の多項式系を更新する ことを特徴とする多項式系導出方法。

【請求項7】 前記第1の多項式系の更新動作と前記第2の多項式系の更新動作とを並列に実行することを特徴とする請求項6に記載の多項式系導出方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、ディジタル通信系及びディジタル記憶系において通信路または記憶媒体で受けた誤りを、誤り訂正符号を用いて受信側で自動的に訂正する誤り訂正に関し、特に誤り訂正符号として代数幾何符号を用いる場合の復号において、与えられた多次元配列を生成する最小多項式系を求める多項式系導出装置及びその方法に関する。

2

[0002]

【従来の技術】従来、ディジタル通信系及びディジタル 記憶系において通信路または記憶媒体で受けた誤りを、 受信側で自動的に訂正する誤り訂正符号として、リード ・ソロモン (RS) 符号やBCH符号がよく知られ、コ ンパクト・ディスクや衛星通信等において実際に装置化 され使用されている(参考文献[1] 参照)。

【0003】しかし、最近は、代数曲線論を駆使した代数幾何符号(参考文献[1]-[4] 参照)と呼ばれる符号の研究が盛んに行われている。代数幾何符号は、前述のRS符号やBCH符号をその1クラスとして含む非常に適用範囲の広い符号系であり、従来の符号よりもよい性質を持つ新符号が存在することが徐々に明らかになってきている(参考文献[5][6]参照)。

【0004】このように優れた符号が発見される中で、恒に問題となっていたのは復号法の問題であり、その効率的な復号アルゴリズムの開発が急がれたが、1989年にJustesenらのグループが一般化Peterson algorithm(参考文献[7]参照)を提案するまで、長い間有効な復号アルゴリズムは全く得られなかった。また、Justesenらは、与えられた有限の大きさを持つ2次元配列を生成する、記憶素子数最小の2次元線形帰還シフトレジスタを求める効率的なアルゴリズムとして、阪田によって提案された阪田アルゴリズム(参考文献[8]参照)を、彼らの一般化 Peterson algorithm に応用することで、少ない計算量で高速に誤り位置関数を導出できることを示した

【0005】しかし、一般化Peterson algorithmは、その訂正能力に制約があったために、Skorobogatovらはより高い訂正能力を保証する Modified decoding algorithm (参考文献[9] 参照)を提案した。また、阪田アルゴリズムには Modified decoding algorithmに対しては直接関係のない無駄な演算が多く存在したために、神谷らは、阪田アルゴリズムを Modified decoding algorithmに沿った形(参考文献[11][12]参照)に修正したアルゴリズムを1992年に提案した。

【0006】一方、従来用いられているRS符号やBC H符号の復号法として、Peterson法と、バーレカンプ・ マッセイ (BM) 法及びユークリッド (Eu) 法がよく 知られている。前述の一般化 Peterson algorithm はR S符号の復号に用いられるPeterson法の拡張になってい る。また阪田アルゴリズムは2次元BM法とも呼ばれ、

-2**-**

40

.3

RS符号の復号に用いられるBM法(以後、1次元BM 法と呼ぶ)の拡張になっていることが知られている。

[0007]

【発明が解決しようとしている課題】しかしながら、R S符号の復号に用いられるEu法(以後、1次元Eu法 と呼ぶ)の拡張に相当するアルゴリズムは、これまでに 考えられていなかった。

【0008】また、阪田は、2次元BM法の拡張として 多次元BM法(参考文献[13]参照)も提案したが、それ に対応する多次元Eu法もまた、考案されていなかっ た。

【0009】そこで、本発明では、1次元Eu法の拡張に相当する2次元Eu法を提案し、更に、この2次元Eu法を拡張して、多次元BM法に対応する多次元Eu法を提案することを目的とする。

[0010]

【課題を解決するための手段】上記課題を解決するために、本発明では、与えられた多次元配列を生成する最小多項式系を求める多項式系導出装置に、求める第1の多項式系を記憶するための第1多項式系を記憶するための第2多項式記憶手段と、当該第1の多項式系と異なる第2の多項式系を記憶するための第2多項式記憶手段と、前記第2多項式記憶手段に初期値を設定する設定手段と、前記第2多項式記憶手段に記憶された第2の多項式系を更新する第1更新手段と、前記第2多項式記憶手段に記憶された第2の多項式系を更新する第2更新手段とを具える。

[0011]

【作用】設定手段により、求める第1の多項式系を記憶するための第1多項式記憶手段及び当該第1の多項式系と異なる第2の多項式系を記憶するための第2多項式記憶手段に初期値を設定し、前記第2多項式記憶手段に記憶された第2の多項式系の所定の次数の係数から得られる値を用いて、第1更新手段によって前記第1多項式記憶手段に記憶された第1の多項式系を更新し、第2更新手段によって前記第2多項式記憶手段に記憶された第2の多項式系を更新する。

【0012】 [参考文献]

[1] 今井: "符号理論", 電子情報通信学会

[2]V.D.Goppa: "Codes on algebraic curves", Soviet Math.Dokl., 24, pp. 170-172, 1981.

[3]V.D. Goppa: "Algebraico-geometric codes", Mat h. U.S.S.R. Izvestiya, vol. 21, no. 1, pp. 75-91, 198 3.

[4] V. D. Goppa: "Geometry and Codes", Kluwer Acade mic Publishers, 1988.

[5]M. A. Tsfasman and S. G. Vladut: "Algebraic-geomet ric codes", KluwerAcademic Publishers, 1991.

[6] 三浦:"ある平面曲線上の代数曲線符号",Prepri

nt.

[7] J. Justesen, K. J. Larsen, E. Jensen, A. Havemose and T. Hoholdt: "Construction and decoding of a class of algebraic geometry codes", IEEE Trans. Inform. Theory, vol. 35, no. 4, pp. 811-821, July 1989.

[8] 阪田: "与えられた2次元配列を生成する2次元線 形帰還シフトレジスタの合成", 信学論(A), vol. ナ 70A, pp. 903-910, 1987.

[9] A. N. Skorobogatov and S. G. Vladut: "On the decoding of algebraicgeometric codes", IEEE Trans. Inform. Theory, vol. 36, no. 5, pp. 1051-1060, Sep. 1990. [10] 三浦:"代数曲線符号の一般的な復号法(1), (2)

",信学技法, vol. IT89, no. 452, IT89-91, 92, pp. 61-70, pp. 71-80, 1990.

[11]神谷, 三浦: "ある種の代数曲線符号に関する Modified decodingalgorithmへの Sakata algorithm の応用について", 信学技法, vol. IT91, no. 435, IT91-96, pp. 47-54, 1992.

[12]神谷, 三浦: "ある種の代数曲線符号に関する再帰的な復号アルゴリズム", 信学技法, vol. IT91, no. 50 5, IT91-116, pp. 89-96, 1992.

[13]S. Sakata: "Extension of the Berlekamp-Massey algorithm to Ndimensions", Information and Computation, vol. 84, pp. 207-239, 1990

[0013]

【実施例】

[説明の概要] 以下では、まず1次元Eu法の拡張に相当する2次元Eu法を提案する。

【0014】そして、この2次元Eu法が、2次元BM 法である阪田アルゴリズムやその修正アルゴリズムである神谷アルゴリズムと等価な結果を出力することを示す。更に、2次元Eu法を拡張し、多次元BM法に対応する多次元Eu法が、装置化や高速化において、従来の多次元BM法と異なる効果をもつアルゴリズムであることも示し、その違いを明らかにする。

【0015】従来知られた多次元BM法のアルゴリズムは、図2に示す構造を持つ。一方、本発明による多次元 E u 法のアルゴリズムは、図3に示す構造を持つ。多次元BM法と多次元E u 法の違いは、前者がステップS22において d fn(1)を直接計算し、ステップS25においてその値を用いて多項式系Fを更新するのに対し、後者では、 d fn(1)を直接計算せず、新たに導入した多項式系Bに属する多項式の最高次係数 d に を用いて、ステップS34において多項式系Bを更新し、ステップS35において多項式系Fを更新する点である。

【0016】上記従来の多次元BM法が、与えられた多次元配列 u を生成する最小多項式系Fを導くことは、前記文献[8], [13]に証明されている。よって、ここでは 本発明による多次元E u 法が、多次元BM法と同じ多項

(4)

式系Fを導くことを以下に示す定理1~定理3により証 明することによって、図3の多次元Eu法から得られる 多項式系Fも、与えられた多次元配列uを生成する最小 多項式系であることを示す。以下、従来知られた2次元 BM法及び多次元BM法を例にとり、本発明による多次 元Eu法を具体的に説明する。

【0017】 [実施例1] まず、以下の準備(用語の説 明) の後に、阪田アルゴリズムを示す。このアルゴリズ ムが、与えられた有限2次元配列uを生成する、記憶素 子数最小の2次元線形帰還シフトレジスタを合成する多 10 項式系Fを導出することの証明は、前記文献[8] になさ*

$$n+1 := (n1-1, n2+1)$$

:= (n2+1, 0)

< こ: 半順序と呼ばれ、次のように定義される。

[0022] m1 \leq n1, m2 \leq n2 のとき、かつその ときに限ってm≤。n。

【0023】m<。nはm≦。nかつm≠nを意味す

 $[0\ 0\ 2\ 4]\ \Sigma_{t}^{p} := \{m \in \Sigma \mid t \leq_{p} m, m <_{T} p\}$ ら体Kへの写像として定義される。

【0025】F:体K上の2変数多項式を

[0026]

【外1】

$$f = \sum_{m \in \Gamma_I} f m \cdot z^{m}$$

【0027】とする。

【0028】ただし、 $z^{m} = x^{m1} \cdot y^{m2}$, $\Gamma f = \{m \in A_{m} \}$ $\Sigma \mid fm \neq 0$, $s = LP (f) = max \{m \mid m \in \Gamma f\}$

多項式の組をF={f(0),..., f(1-1)}と表す。

【0029】 d fn⁽¹⁾ : Σ上の点 n から体 K への写像を un とすると、LP(f(i))=s(i) なる多項式f(i) に対し、

[0030]

$$\triangle F = \Sigma / \bigcup_{k=1}^{l} \Sigma s(k), \quad \Sigma s(k) = \{ m \in \Sigma \mid s(k) \leq_{p} m \}$$
.

【0038】△:上の条件を満たすときの△F。次のよ うにして求められる。

 $[0039] \triangle = \bigcup \triangle q-s_o, q, s \in \Sigma o^p$ ただし、 $df_q \neq 0$ かつLP(f) = sとなる $f \in V(u)$ 9) が存在するとき

 $\triangle^{q-s} = \{ m \in \Sigma \mid m \leq_p q - s \} \setminus \mathcal{E}_{\sigma}$

【0040】h1:型<i,j>のh1を次のように定

 $[0041]h1 = z^{r-s(i)} \cdot f^{(i)} - (d_i/d_j) \cdot z$ r-n+m-t(j). g(j)

ただし、 $r = (r1, r2), r1 = max {s1⁽ⁱ⁾, n}$ $1 - s1^{(j)} + 1$, $r2 = max \{ s2^{(i)}, n2 - s2$

*れているので省略する。

【0018】準備1 (詳細は文献[8] 参考):

 Σ : あらゆる非負整数 n1 , n2 の対 n = (n1 , n2)の集合。

【0019】n:点と呼ばれ、X-Y平面上の座標(n 1, n2) を持つ点と同一視される。

【0020】<r : 全順序と呼ばれ、Σ上の点nの大小 関係を定める。ここでは、点n=(n1, n2)に対 し、<r に関する次の点を以下のように定める。

[0021]

(n1 = 0 のとき)

※【外2】

$$df_n^{(i)} = \sum_{m \in N} fm^{(i)} \cdot um + n-s$$

【0031】とする。

【0032】V (u):p≤r qに対するun の集合を u^p = {un | n∈Σo^p} とするとき、u^p に対してd $\mathbf{u}:\mathbf{u}$ は大きさ \mathbf{q} の有限部分 2 次元配列であり、 Σ $\mathbf{o}^{\mathbf{q}}$ か 20 $\mathbf{f_n}^{(+)}=\mathbf{0}$ ($\mathbf{0} \leq \mathbf{n} < \mathbf{p}$)であれば、 \mathbf{f} $[\mathbf{u}\mathbf{p}]=\mathbf{0}$ と表 す。このとき、V(up)= {fは多項式 | f[u^p]= 0 とする。

> 【0033】定義点:多項式の組Fが与えられた2次元 配列を生成することができる極小な多項式系であると き、LP(f(i))=s(i)を定義点と呼ぶ。ただし、極 小な多項式系とは次の条件を満たすものである。

[0034] i) $F \subseteq V(u^p)$

P(f(j))となるi, jは存在しない。

【0035】iii)g∈V(u)かつLP(g)∈△Fと なる多項式gは存在しない。

【0036】ただし、

[0037]

【外3】

$$\{m \in \Sigma \mid s(k) \leq_p m\}$$

(j+1)+1}, $t^{(j)} = LP(g^{(j)}), f^{(i)} \in V(u^n), g$ $^{(j)} \in V (u^m), d_i = d f_n^{(i)}, d_j = d g_m^{(j)}$

40 G: Fの補助多項式系と呼ばれ、G= {g(0), ···, g (1-2)) なる多項式の組。

【0042】補題1:①で定まる型のjは、LP(f (i))= $s^{(j)}$ $h > p - s^{(i)} \le p (s1^{(j)} - 1, s2)$ (j+1)-1) となるjである。

【0043】補題2:②で定まる型のkは、LP(f (k))<。 tとなるkである。

【0044】阪田アルゴリズム

- 1) n = (0, 0), $F = \{1\}$, $G = \emptyset$
- 2) Fの全ての多項式に対して d fn(i) を計算する。
- 50 【0045】3) もしdfn(1) ≠0 となるf(1) があ

れば、新しい△と定義点 t を定める。

4) そのあらゆる定義点 t において以下の手続きを実行する。

【0046】① t = (s1⁽¹⁾, s2⁽¹⁾) →補題1の多項式h1 を作る。

【0047】② t = (n1 - s1⁽ⁱ⁾ + 1, n2 - s2 ⁽ⁱ⁺¹⁾ + 1) →補題2の型< k, i>のh1を作る。

【0048】③t=(n1-s1⁽ⁱ⁾+1, s2^(j)), 1 ≦i≤l-1→型<j, i>のh1を作る。

【0049】④ $t = (s1^{(i)}, n2 - s2^{(j)} + 1), 2$ 10 $\leq j \leq l \rightarrow 型 < i, j - 1 > の h1 を作る。$

[0050] (5) t = (n1 + 1, s2^(j)) \rightarrow h1 = x

⑥ $t = (s1^{(i)}, n2 + 1) \rightarrow h1 = y^{n2-n2(i)+1}$ f

Fから $df_n^{(1)} \neq 0$ の全ての多項式を除去し、新しく求めた h1 を全て F に挿入する。

【0051】5) △が変化した場合、新しいFの補助多項式系Gの多項式を旧のGと除去したFの多項式の中から選び出す。

【0052】6) n=n+1; n=pならば終了; さもなければ2) \sim

以下に、阪田アルゴリズムと同じ出力を導出する、本発明による新しいアルゴリズムを示す。

【0053】アルゴリズム1

1) n = (0, 0), $F = \{1\}$, $G = \emptyset$, $A = \{x-1\}$, $B = \{u\}$

2) Bの全ての多項式の最高次係数が0でなければ、新 しい△と定義点tを定める。

【0054】3) そのあらゆる定義点 t において以下の 30 手続きを実行する。

【0055】①t=(s1⁽ⁱ⁾, s2⁽ⁱ⁾)→補題1の型を もつ多項式h2 を作る。

【0056】② t = (n1 - s1⁽ⁱ⁾ + 1, n2 - s2 (i+1) + 1) →補題2の型< k, i>のh2を作る。

【0057】③ t = (n1 - s1⁽ⁱ⁾ + 1, s2^(j)), 1 ≦ i ≦ l - 1→型< j, i >のh2 を作る。

【0058】④ $t = (s1^{(1)}, n2 - s2^{(j)} + 1), 2$ $\leq j \leq l \rightarrow$ 型< i, j - 1 > のh2 を作る。

 $[0\ 0\ 5\ 9]$ [5] [

⑥ t = (s1⁽ⁱ⁾, n2 + 1) → h2 = y^{n2-s2(i)+1} b
(i)

Bから最高次係数が0でない全ての多項式を除去し、新しく求めたh2 を全てBに挿入する。

【0060】4)3)で決定された型の多項式h1を作る。また、FからBの除去した多項式に対応する多項式を除去し、新しく求めたh1をFに挿入する。

【0061】5) △が変化した場合、新しいFの補助多項式系Gの多項式を旧のGと除去したFの多項式の中か 50

8

ら選び出す。また、新しいBの補助多項式系Aの多項式 を旧のAと除去したBの多項式の中から選び出す。

【0062】6)n=n+1; n=pならば終了; さもなければ2) \sim

ただし、

A, B: A= {a⁽⁰⁾,···, a⁽¹⁻²⁾}, B= {b⁽⁰⁾, ···, b⁽¹⁻¹⁾} となる多項式の組。

【0063】h2:型<i,j>のh2を次のように定義する。

 $[0\ 0\ 6\ 4]\ h2 = z^{r-s(i)} \cdot b(i) - (d_i/d_j) \cdot z$ $r-n+m-t(j) \cdot a(j)$

アルゴリズム1と阪田アルゴリズムの大きな違いは、阪田アルゴリズムが d fn(1) を直接計算し、それが全て0であるかどうかを検査するのに対し、アルゴリズム1は d fn(1) を直接計算せず、Bに属す多項式 b(1) の最高次係数が0であるかどうかを検査することであり、そのためにアルゴリズム1は阪田アルゴリズムにない多項式の組A、Bを導入している。

【0065】アルゴリズム1によって得られるFと阪田 アルゴリズムによって得られるFが同じ多項式系である ことは次のようにして証明できる。

【0066】定理1

[0067]

$$u = \sum u \, \mathbf{n} \cdot \mathbf{z} \, \mathbf{v} - \mathbf{n}$$

$$\mathbf{n} \in \sum_{0}^{p}$$

$$(1)$$

$$bv-n+s = \sum f m \cdot u m+n-s$$

$$m \in \Gamma f$$
(2)

証明:式(1)から

[0068]

【外4】

$$b = f \cdot u = \sum_{n} \sum_{i=1}^{n} f \cdot u \cdot z \cdot v - i + m$$

【0069】である。

【0070】よって、多項式 b の z *-n+* の係数 b v-n+ s は v - i + m = v - n + s より i = m + n - s となる 40 ので、式(2)のようになる。

【0071】 (証明終了) この定理から $f(i) \in F$ に対応する $b(i) = f^{(1)} \cdot u \circ z^{v-n+s}$ の係数は阪田アルゴリズムの $df_n^{(i)}$ となっていることがわかる。

【0072】また、V(uⁿ)である多項式 f⁽ⁱ⁾ を f_n (i) と表すと次の定理が成り立つ。

【0073】定理2:式(3), (4)によって更新される多項式を $1_q^{(k)}$, $c_q^{(k)}$ とする (q>rn>rm)。また、多項式 $w_q^{(k)}$ を式(5)のように定義すると、 $w_q^{(k)}$ は式(6)によって更新できる。ただし、rs、rtは任意の整数。また、 $1_n^{(1)}$, $1_n^{(1)}$ 及びcn

(i), c m(j) の初期値は任意の多項式。

[0074]

$$l_{q}(k) = z^{rs} \cdot l_{n}(1) - (d_{1} / d_{j}) \cdot z^{rt} \cdot l_{m}(j)$$
 (3)

$$c_{q}(k) = z^{rs} \cdot c_{n}(i) - (d_{1}/d_{j}) \cdot z^{rt} \cdot c_{n}(j)$$

$$(4)$$

$$w_q^{(k)} = l_q^{(k)} \cdot e - c_q^{(k)} \cdot d$$
 (d, eは任意の多項式) (5)

$$w_{\mathfrak{q}}^{(k)} = z^{rs} \cdot w_{\mathfrak{n}}^{(i)} - (d_i / d_j) \cdot z^{rt} \cdot w_{\mathfrak{m}}^{(j)}$$
 (6)

証明:式(6)は任意のq及びkに対して成り立つので、次が成り立つ。

【0075】
$$\mathbf{w}_n^{(1)} = \mathbf{1}_n^{(1)} \cdot \mathbf{e} - \mathbf{c}_n^{(1)} \cdot \mathbf{d}$$

 $\mathbf{w}_n^{(j)} = \mathbf{1}_n^{(j)} \cdot \mathbf{e} - \mathbf{c}_n^{(j)} \cdot \mathbf{d}$
従って、次が言える。

[0076]
$$w_q^{(k)} = l_q^{(k)} \cdot e - c_q^{(k)} \cdot d$$

= $(z^{rs} \cdot l_n^{(i)} - (d_1 / d_j) \cdot z^{rt} \cdot l_m^{(j)}) \cdot e$
- $(z^{rs} \cdot c_n^{(j)} - (d_1 / d_j) \cdot z^{rt} \cdot c_m^{(j)}) \cdot d$

 $= z^{rs} \cdot w_n^{(i)} - (d_i / d_j) \cdot z^{rt} \cdot w_m^{(j)}$

(証明終了) 阪田アルゴリズムにおいて、 $V(u^q)$ となる $f^{(k)} = f_a^{(k)} \in F$ は $f_a^{(k)} \in F$ なる $f^{(k)} \in F$ なるので、 $f_a^{(k)} \in F$ なるので、 f

【0077】また、次の定理が成立する。

【0078】定理3:式(5)において、 $l_{\mathfrak{q}}^{(k)} = f_{\mathfrak{q}}^{(k)}$, e = u, $d = z^{\mathsf{v}} \cdot x$ 、及び $c_{-1}^{(j)} = 1$, $c_{\mathfrak{q}}^{(i)} = 0$ とすると、 $deg \ w_{\mathfrak{q}}^{(k)} \leq v$ において $w_{\mathfrak{q}}^{(k)} = b_{\mathfrak{q}}^{(k)}$ である。このとき、 $b_{\mathfrak{q}}^{(k)}$ は $v - q + s^{(k)}$ 次の多項式である。

【0079】証明: $l_{\mathfrak{a}^{(k)}} = f_{\mathfrak{a}^{(k)}}$, e = uより、式 (5) $l_{\mathfrak{w}_{\mathfrak{a}}^{(k)}} = b_{\mathfrak{a}^{(k)}} - c_{\mathfrak{a}^{(k)}} \cdot d$ となる。また、de g $c_{\mathfrak{a}^{(k)}} \leq 0$, deg $c_{\mathfrak{a}^{(i)}} \leq 0$ であれば式 (4) より $c_{\mathfrak{a}^{(k)}}$ は正の次数の多項式であり、 $d = z^{\mathsf{v} \cdot \mathsf{x}}$ であるのでdeg $c_{\mathfrak{a}^{(k)}} \cdot d > \mathsf{v}$ である。よって、deg $w_{\mathfrak{a}^{(k)}} \leq \mathsf{v}$ において $w_{\mathfrak{a}^{(k)}} = b_{\mathfrak{a}^{(k)}}$ である。

【0080】また、定義から $b_q^{(k)} = u \cdot f_q^{(k)}$ の最高 次数 $i_v + s^{(k)}$ であるが、このときの $f_q^{(k)}$ は $f_q^{(k)}$ \in V (u_q) であるのでd $f_1^{(k)} = 0$ $(i=0, \cdots, q-1)$ である。定理1からd $f_1^{(k)}$ は $b_q^{(k)}$ の $z^{v-i+s}^{(k)}$ の係数であるので、 $b_q^{(k)}$ の $v-i+s^{(k)}$ 次 $(i=0, \cdots, q-1)$ の係数は0になり、 $b_q^{(k)}$ の最高次数は $v-q+s^{(k)}$ になる。

【0081】(証明終了)従って、ba(k)=wa(k)は式(6)によって更新できる。即ち、ba(k)はh2によって更新できる。この場合、定理1,定理3からdi,didA々多項式bn(l),ba(k)のzv-n+s(l),zv-m+s(l)の係数、即ち、最高次係数である。

【0082】以上から、アルゴリズム1によって得られるFと阪田アルゴリズムによって得られるFが同じ多項式系であることが証明された。阪田アルゴリズムによって得られる多項式系Fは与えられた2次元配列uを生成する最小多項式系であることが文献[8] によって証明されているので、アルゴリズム1から得られる多項式系Fも与えられた2次元配列uを生成する最小多項式系であることがいえる。

zrt・wm(j) (6) 【0083】よって、このアルゴリズムは例えば図1の

ような装置によって、このアルコリスムは例えば図1のような装置によって実現できる。まず、アルゴリズム1の1)で設定されている初期値及びその更新値を記憶するメモリと、そこに格納されたBの多項式の最高次係数10が0であるかどうかを判断し、0であれば6)を実行し、0でなければ新しい定義点を計算し型を判断する

2) を実行する制御回路11と、その型に従って3),

4) に示された h2 , h1の 演算を行う処理回路 12によって実現できる。また、制御回路 11は定義点が更新されていればメモリ13中の A, Gの多項式を 5) に示されるように新しく選択・更新する。

【0084】ただし、制御回路11と処理回路12は、各種制御手順及び前記アルゴリズムに対応するプログラムをCPUに実行させることによりソフトウェア的に実現することもできるので、分離してある必要はない。また、制御・処理において必要な演算は簡単な整数の乗除算と加減算であるので、特殊な回路・処理は必要としない。また、制御における型の判定及び手順の流れは、予めプログラミングしておいたりROMに焼き付けておいて、必要なときに検索(テーブル・ルックアップ)すれば簡単である。

【0085】また、h1とh2は同時に実行することができるので処理回路をh1とh2独立に持つこともできる。また、h1とh2は同様の処理であるので1つの回)路によって実行することしてもよい。また、効果の所で後述するように本アルゴリズムの特徴は並列処理のしやすさであるので、処理回路は1つである必要はない。以上から、アルゴリズム1を実行する回路は簡単に実現することができることがわかる。

【0086】 [実施例2] 次に神谷らに示された Modified decoding algorithm に適したアルゴリズムと等価なアルゴリズムを考える。まず、以下の準備の後に、神谷らによって示されたアルゴリズムを示す。ただし、以下の準備において述べられていない部分は実施例1の場合と同じである。

【0087】準備2(詳細は文献[12]参照): <r : ここでは全順序は次のように定める。

【0088】Q(i) = a・i1 + b・i2 (a, b は互いに素な自然数, i = (i1, i2))

Q (m) <Q (n) が満たされるか、Q (m) =Q

(n) かつm2 ≦ n2 の時に限って、m≦r nとし、この全順序<r に関してmの次の点をm+1と表す。

[0089] $\Sigma_{t^p}(n) := \{m \in \Sigma \mid m2 \le n, t \le_p m, m < r p \}$

50 u : uは大きさ q の有限部分 2 次元配列であり、 Σ o q

-6-

10

(2·(a-1)) から体Kへの写像として定義される。

【0090】F :体K上の2変数多項式を

[0091]

【外5】

 $f = \sum_{m \in \Gamma} f m \cdot z^m$

【0092】とする。

[0093] ただし、 $z^m = x^{m1} \cdot y^{m2}$, $\Gamma f = \{m \in \Sigma (a-1) \mid f m \neq 0\}$, $s = L P(f) = max \{m \mid m \in \Gamma f\}$

多項式の組をF= { f (0), ..., f (a-1) } と表す。

【0094】 V(u):Q(p)<qに対するun の集合を $u^p=\{un\mid n\in\Sigma_0^p(2\cdot(a-1))\}$ とするとき、 u^p に対して $df_n^{(1)}=0$ ($n\in\Sigma_*^p(a-1+s2)$) であれば、 $f[u^p]=0$ と表す。このとき、 $V(u^p)=\{f$ は多項式 $|f[up]=0\}$ とする。

【0095】△ : △は次のようにして求められる。

 $[0096] \triangle = U \triangle^{q-8}$

 $q, s \in \Sigma_0^p (2 \cdot (a-1))$

ただし、 $df_q \neq 0$ かつLP(f) = sとなる $f \in V$ (u 20q)が存在するとき $\triangle q^{-s} = \{m \in \Sigma (a-1) \mid m1 \leq q1 - s1, m2 = q2 - s2\}$ 、そうでなければ $\triangle q^{-s} = f$ 。

【0097】h3 :型<i, j>のh3を次のように定義する。

[0098] h3 = $x^{r_1-s_1(i)}$. $f^{(i)}$ -(d_1/d_1). $x^{r_1-n_1+m_1-t_1(j)}$. $g^{(i)}$

G:Fの補助多項式系と呼ばれ、G= {g⁽⁰⁾, …, g^(a-1)} なる多項式の組。

神谷アルゴリズム

1) n = (0, 0), $F = \{1, y, y^2, \dots, y^{a-1}\}$, $G = \emptyset$

2) Fの全ての多項式に対して dfn(i) を計算する。

【0099】3)もし $df_n^{(1)} \neq 0$ となる $f^{(1)}$ があれば、新しい Δ と定義点 t を定める。

4) そのあらゆる定義点 t において以下の手続きを実行する。

【0 1 0 0】 t = (s1⁽ⁱ⁾, s2⁽ⁱ⁾) →型< i, n2 - i >のh3 を作る。

【0101】 $t = (n1 - s1^{(i)} + 1, n2 - s2^{(i)})$ →型< n2 - i, i > 0h3 を作る。

 $[0\ 1\ 0\ 2]\ t = (n1 + 1, n2 - s2^{(i)}) \rightarrow h3 = x^{n1-s1(n2-i)+i} \cdot f^{(n2-i)}$

Fから df_n (1) $\neq 0$ の全ての多項式を除去し、新しく求めたh3を全てFに挿入する。

【0103】5) △が変化した場合、新しいFの補助多項式系Gの多項式を旧のGと除去したFの多項式の中から選び出す。

【0104】6)n=n+1; n=pならば終了; さもなければ2) へ

12

神谷アルゴリズムと等価なアルゴリズムを以下に示す。

【0105】アルゴリズム2

1) n = (0, 0), $F = \{1, y, \dots, y^{a-1}\}$, $G = \emptyset$, $A = \{x-1\}$, $B = \{u\}$

2) Bの全ての多項式の最高次係数が0でなければ、新 しい△と定義点tを定める。

【0106】3)そのあらゆる定義点 t において以下の手続きを実行する。

【0 1 0 7】① t = (s 1⁽ⁱ⁾, s 2⁽ⁱ⁾) →型< i, n2 10 -i>のh4 を作る。

【0 1 0 8】② t = (n1 - s1⁽ⁱ⁾ + 1, n2 - s 2⁽ⁱ⁾) →型<n2 - i, i >のh4 を作る。

【0109】③ $t = (n1 + 1, n2 - s2^{(i)}) \rightarrow h4$ = $x^{\bullet 1(n2-i)-n1-1} \cdot f^{(n2-i)}$ Bから最高次係数が0でない全ての多項式を除去し、新しく求めたh4 を全てBに挿入する。

【0110】4)3)で決定された型の多項式h3を作る。また、FからBの除去した多項式に対応する多項式を除去し、新しく求めたh3をFに挿入する。

【0111】5)△が変化した場合、新しいFの補助多項式系Gの多項式を旧のGと除去したFの多項式の中から選び出す。また、新しいBの補助多項式系Aの多項式を旧のAと除去したBの多項式の中から選び出す。

【0112】6) n=n+1; n=pならば終了; さもなければ2) \sim

ただし、

h4 :型<i, j>のh4を次のように定義する。 【0113】h4 = $x^{r_1-s_1(i)}$ ・b⁽ⁱ⁾ -(d₁/d₂)・ $x^{r_1-n_1+m_1-t_1(j)}$ ・a^(j)

30 アルゴリズム2と神谷アルゴリズムの違いも、アルゴリズム1と阪田アルゴリズムの違いと同様に d fn(1) を直接計算するか、Bに属す多項式 b (i) の最高次係数とするかである。従って、アルゴリズム1と阪田アルゴリズムの間で成り立った関係が、アルゴリズム2と神谷アルゴリズムの間で成立すればアルゴリズム2によって得られるFと神谷アルゴリズムによって得られるFと神谷アルゴリズムによって得られるFと神谷アルゴリズムによって、次のようになる

【0114】定理 $10f^{(i)}$ \in Fを神谷アルゴリズムの $f^{(i)}$ とすれば、それに対応する多項式 $b^{(i)} = f^{(i)}$ ・ $u0z^{v-n+s}$ の係数は神谷アルゴリズムの $df_n^{(i)}$ となっていることがいえる。よって、定理1はこの実施例においても成立する。

【0115】定理2は一般的に成立する。

【0116】定理3のf_a(k) は神谷アルゴリズムのf(1) であるので、定理3も同様に成立する。

【0117】従って、阪田アルゴリズムの場合と同様に $w_a^{(k)} = b_a^{(k)}$ であることがいえるので、 $b_a^{(k)}$ はh4によって更新できる。この場合も、定理1から d_i , d_i 50 」は各々多項式 $b_n^{(1)}$ 、 $b_a^{(k)}$ の最高次数の係数であ

る。

【0118】以上から、アルゴリズム2によって得られ るFと神谷アルゴリズムによって得られるFが同じ多項 式系であることが証明された。

【0119】よって、アルゴリズム2も図1のような装 置によって実現できる。ただし、制御及び処理はアルゴ リズム1と異なる。(処理はh3, h4の演算を行い、 制御は型の判定が簡単化されている。また、メモリ部も A, B, F, Gの初期値も1) に示された多項式が設定 される。) また、アルゴリズム2も並列処理に適してい 10 るので、処理回路は1つである必要はない。以上から、 アルゴリズム2を実行する回路も簡単に実現することが できることがわかる。

【0120】 [実施例3] 多次元配列を生成する記憶素 子数最小の多次元シフトレジスタを合成する多項式系F を導出するアルゴリズムもまた、阪田によって示されて いる[13]。このアルゴリズムは多次元BM法と呼ばれて おり、ここでは、多次元BM法に対応する新しいアルゴ リズムを考える。

【0121】詳細なアルゴリズムは煩雑であるので、B M法と呼ばれるアルゴリズムの特徴を図で示す。 1 次元 のBM法を含め、その拡張である阪田によって提案され たアルゴリズム (多次元BM法) は図2のような構成を 持っている。それに対応するアルゴリズムは図3のよう になる。図2と図3の違いも前述の2つの実施例と同様 に、dfn(1) を直接計算するか、Bに属す多項式b(1) の最高次係数とするかである。従って、定理1~3が多 次元配列においても成立すれば、図2の多次元BM法に よって得られるFと図3のアルゴリズムによって得られ るFが同じ多項式系であることが証明できる。

【0122】前述の実施例において点はn=(n1, n 2) となる2次元空間上で定義され、配列及び多項式の 各係数はその点における写像である。これをN次元空間 に拡張した場合、点はn=(n1, n2, …, nN)と 定義され、配列及び多項式もその点における写像にな り、その関係は次元を問わず同じである。従って、N次 元空間においても定理1~3は同様に成り立つことは明

【0123】従って、図3のアルゴリズムから生成され るFは図2のアルゴリズムから生成されるFと同じであ 40 ることがいえる。よって、図3のアルゴリズムも図1の ような装置によって簡単に実現できる。

【0124】ただし、図3のアルゴリズムは1次元の場*

$$b_{n+1}^{(k)} = z^{rs} \cdot b_n^{(1)} - (d_i / d_j) \cdot z^{rt} \cdot a_n^{(j)}$$

$$b_{n+1}^{(k)} = d_j \cdot z^{rs} \cdot b_n^{(i)} - d_i \cdot z^{rt} \cdot a_n^{(j)}$$
 (8)

以上からわかるように、Eu法とBM法の違いを次のよ うに表せる。

【0132】BM法: dfn(i) を直接計算して、その値 を用いてfn+1(k)を求める。

【0133】E u 法: dfn(i) を直接計算せず、多項式 50 【0134】

*合、前述のRS符号やBCH符号の復号において用いら れるEu法と呼ばれるアルゴリズムになる。また、効果 の所で述べるように図3のアルゴリズムは1次元Eu法 の特徴を失うことなく、多次元へとEu法を拡張してい る。従って、アルゴリズム1,2を含む図3の構成を持 つアルゴリズムを多次元BM法に対応して多次元Eu法 と呼ぶことにする。

【0125】 [その他の実施例] 前述したように1次元 のBM法や1次元のEu法はRS符号やBCH符号にお いてよく用いられているので、種々の変形アルゴリズム が提案されている。よく知られた1次元Eu法の変形ア ルゴリズムとして連分数法(L. R. Welch and R. A. Scholt z: "Continued fractions and Berlekamp's algorith m, " IEEE Trans. Inf. Theory, IT-25, pp. 19-27, Jan. 197 9)がある。これは、式(6)の演算を最後まで行わず、 最終結果に関係のない演算を省いた手法である。しか し、式(6)の形式の演算によってBを更新しdfn(1) を直接計算しないという点では同じであるので、本方式 は連分数法を含む種々のアルゴリズムの変形に対しても 有効であることは明かである。

【0126】また、本方式はアルゴリズム1,2の例か らもわかるように型の分類の方法に依存しない。従っ て、本方式は多次元配列に対してBM法のように直接 d fn(1)を計算せず、式(6)の形式の演算によってBを 更新し、dfn(i) をBの多項式の最高次係数として演算 する手法に対して全て有効である。

【0127】また、点や各パラメータ(rs, rt等) は整数とし、fn(1)及びbn(1)は多項式としているが、 点や各パラメータを任意の複素数、多項式を有理関数等 に拡張しても本方式が有効であることは明かである。

【0128】また、多項式uやfの次数を逆(双対多項 式)にすれば、多項式b=f·uも次数が逆になりdi を多項式bの最低次係数とすることもできる。

【0129】また、定理3においてd=z*・xとしてい るが、 $d = z^{v+1}$ またはd = 0としても $w_q^{(k)} = b_q^{(k)}$ となり図3の構造を持つアルゴリズムの結果は変わらな いことは明かである。

【0130】また、以上の実施例ではBの更新のために 次の式(7)のような演算を用いているが、式(8)の ような演算によっても定数項の違いを除いて同じ結果が 得られる。ただし、an^(j) = bm^(j)。

[0131]

b_n(i)とb_n(j)の最高次の係数d_i,d_jを用いて式 (7) のように bn+1(k) を求める。また、同じ d1, d1 を用いてfn+1(k) を計算する。ただし、an(j)= p m (j) °

(7)

 $b_{n+1}(k) = z^{rs} \cdot b_n(i) - (d_i / d_j) \cdot z^{rt} \cdot a_n(j)$

(7)

この違いから次のような相違点がBM法とEu法の装置 化及び高速化に対して生じる。

【0135】BM法: BM法は $f_n(i)$ と $f_{n+1}(k)$ を並列に計算することは困難である。なぜならば、 $f_{n+1}(k)$ を計算するためには $df_n(i)$ = d_1 が必要であり、 $df_n(i)$ は $f_n(i)$ の全ての係数を用いて計算される。従って、 $df_n(i)$ が得られるのは $f_n(i)$ の計算が終わった後であるので、 $f_{n+1}(k)$ の計算は $f_n(i)$ の計算が終わった後であるので、 $f_{n+1}(k)$ の計算は $f_n(i)$ の計算が終わった後でしか始まらない。従って、 図 $d_n(i)$ の計算が終わった後でしか始まらない。従って、 図 $d_n(i)$ と $d_n(i)$ の演算を $d_n(i)$ と $d_n(i)$ に示すように $d_n(i)$ の演算を $d_n(i)$ に示すように $d_n(i)$ の演算を $d_n(i)$ に示すように $d_n(i)$ の $d_n(i)$ と $d_n(i)$

【0136】Eu法: Eu法はfn(i)とfn+1(k)を並 列に計算することができる。なぜならば、Eu法におい てd: はbn(i)∈Bの最高次係数となっており、Bに属 20 す多項式は式(7)によってBに属す多項式のみによっ て計算される。 bn(i)とan(j)を用いて式(7)が最高 次数から下位次数の方へ順次計算されているとすると、 出力 b n+1 (k) は最高次係数から下位次係数の方へ順次得 られる。よって、点n+2における多項式 bn+2(k) は b n+1(i)の最高次係数が得られた時点から計算を始めるこ とができる (an+1(1) は既に得られている多項式であ る。)。これは点n+1とn+2における多項式が並列 に計算できることを示しているが、点 n と n + 1 におい ても同様であることは明かである。従って、Bの更新の 30 ための演算は各点において並列に実行することができ る。また、f_{n+2}(k)とf_{n+1}(k)の計算もb_{n+1}(i)とb_n (1) の最高次係数がわかった時点で始めることができる ので、図5の(a) に示すように f n+1 (k) の演算も各点に おいて並列に実行できる。よって、Eu法は式 (7) の 演算を行う処理回路を複数用意すれば、その数に比例し た高速化が容易に行える。これは、よく知られた1次元 Eu法から図3の多次元Eu法に対して共通の特徴であ

り、上記のBM法にはない特徴である。また、 $b_n^{(i)}$, $b_{n+1}^{(k)}$ 及び $f_n^{(i)}$, $f_{n+1}^{(k)}$ の演算を1クロックで計算した場合、図5の(b)に示すようにpクロック程度の計算時間で良く、BM法より高速な演算が行える(ただし、図5は点nにおける d_i を d_n と表す。)。

16

【0137】一般的に、高速なアルゴリズムとは計算量の少ないアルゴリズムを指す場合が多い。しかし、高速化を実現する場合、アルゴリズムの計算量を減少させるアプローチとアルゴリズムの並列度を高めるアプローチが考えられる。それは並列処理によって複数の処理を同時に実行すれば処理時間が短縮できるためである。最近はVLSI技術の進歩により大規模な並列処理チップを容易に実現することができる。よって、並列度の高いアルゴリズムの方が高速処理向きである場合も多い。

[0138]

【発明の効果】以上説明したように、本発明によるEu 法は、BM法よりも並列度が高く、高速処理に向いていると言える。また、BM法が多項式 f_n (1) とスカラ量 d f_n (1) という 2 種類の演算を必要とするのに対して、Eu 法は f_n (1), b_n (1) に対して式 (7) に示される同一形式の演算のみでよいので、処理回路をユニット化しやすくより並列処理に向いていると言える。

【0139】従って、並列処理を用いて装置化する場合、本発明によれば、簡単に高速な処理装置を構成できるという効果がある。

【図面の簡単な説明】

【図1】本発明による多次元配列生成回路である。

【図2】従来のBM法による多次元配列生成アルゴリズムである。

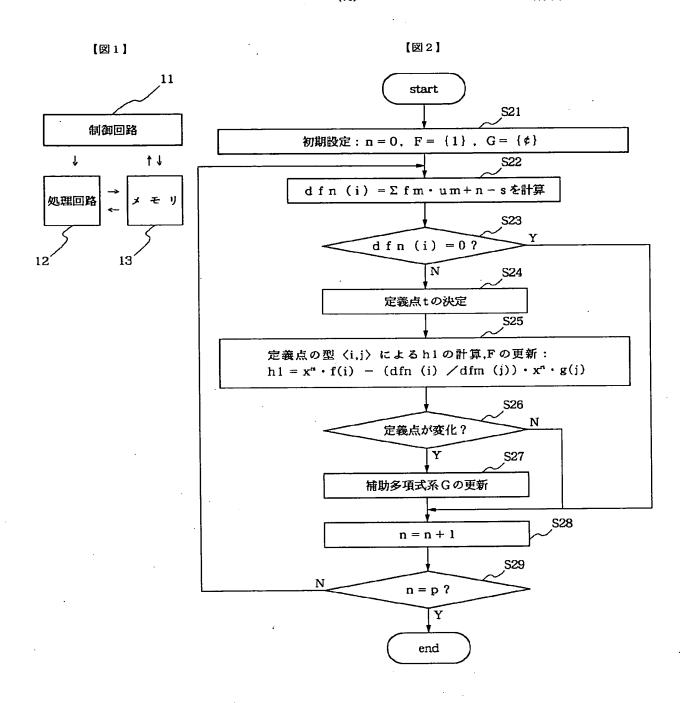
【図3】本発明によるEu法による多次元配列生成アルゴリズムである。

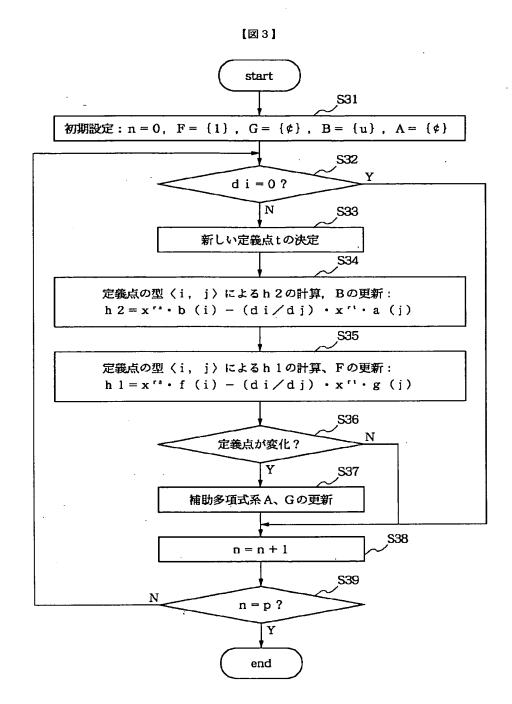
【図4】従来のBM法の動作説明図である。

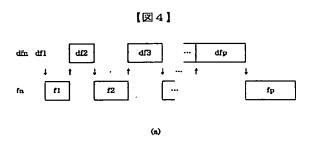
【図5】本発明によるEu法の動作説明図である。

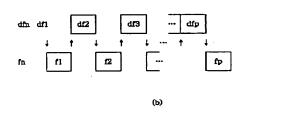
【符号の説明】

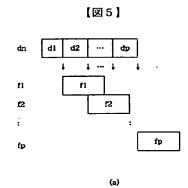
- 11 制御回路
- 12 処理回路
- 13 メモリ













(P)